ISCS需求及问题 - Bug #594

em_dpool接收 em_dsyn生数据提交一个 AI点慢 1-2秒

06/16/2020 08:46 PM - yufeng wu

Status:	Resolved	**Start date:**	06/16/2020
Priority:	High	**Due date:**	
Assignee:		**% Done:**	0%
Category:		**Estimated time:**	0.00 hour
Target version:		**Spent time:**	0.00 hour

Description

测试环境：
0）QTISCS3.0beta
1）DAC+DAQ服务器运行在同一台计算机上
2）单个modbusRTU数据链路采集，第三方modbusSlave数据仿真器
过程：
同时打开ehdc+ehrawdc两个界面并列监视，对照监视同一片AI点（1-10点）
设备端变化一个点的AI值，ehdc监视界面内，AI值能实时收到显示变化值，
ehdc界面看到AI值变化后，立即开始计时读秒，直至ehrawdc监视界面内的AI值也变化同步完成，时间间隔1-2秒

南昌3号线+SHL15号线，电科接口开发 戚悦，在使用lua脚本调用AI实时值时发现！

Related issues:

Related to ISCS#FEP - Feature #606: 数据同步机制优化	**Resolved**	**06/24/2020**

History

#1 - 06/16/2020 08:47 PM - yufeng wu

- Project changed from 2 to ISCS需求及问题

#2 - 06/24/2020 04:39 PM - yufeng wu

QTISCS环境，仅1个104RTU链路运行，数据仿真器dcdebug变化1个AI点，
ehrawdc看到的值也比ehdc慢1-2秒，DI同步的

#3 - 06/29/2020 06:38 PM - xiangyang li

- Related to Feature #606: 数据同步机制优化 added

#4 - 06/29/2020 06:38 PM - xiangyang li

- Status changed from New to In Progress

#5 - 08/17/2020 05:33 PM - Hanqing Liu

- Status changed from In Progress to Resolved